

Monos 0 MANUAL

Monos 0はリアフィードバック・シフトレジスタ(LFSR)を使用したノイズ・オシレーターとディバイダーを組み合わせたモジュールです。レンジHighでノイズ音源として、レンジLowでランダムCVジェネレーターとして使用できます。

Monos 0は電圧コントロール可能な内蔵のVCOでクロックされるLFSRによってランダム信号/ノイズ信号を生成し、作られた信号に対してディバイドを行い、それらの信号をスライダーでミックスして出力します。LFSRはClock Inにパッチした外部クロックで駆動することも可能です。また、ノイズモジュレーションフェーダーにより、スライダー通過後の信号をフィードバックさせ内蔵クロックのスピード(ピッチ)をモジュレーションすることが可能です。これはレンジLowで動かした際、ユニークなクロック信号を生み出す際に有用です。各ディバイド成分のフィードバックの有無はスイッチでコントロール可能です。

① NOISE /1~/32: それぞれ④で設定した周波数の1/1, 1/2, 1/4, 1/8, 1/16, 1/32ノイズ音源の音量を調整します。左側で最小、右側で最大

② NOISE MOD スイッチ: ①で設定した信号を⑤に送るスイッチです。左側でオフ、右側でオン

③ NOISE PITCH Range スイッチ: ④のレンジを切り替えることができます。上でHigh、下でLow

④ NOISE PITCH: ノイズ音の高さを調整します。上げると音は高くなり、下げると音は低くなります。

⑤ NOISE MOD スライダー: ④に、①及び③で設定した信号を送ることでモジュレーションをかけます。左側で最小、右側で最大

⑥ CLOCK IN: パッチすることで内部のクロックと切り離され外部のクロックでNOISE PITCHがコントロールできます。

⑦ PITCH CV IN: ④をCVコントロールします。

⑧ CLOCK OUT: 内部のクロックを出力します。

⑨ OUT: ③はHighの時はACカップリング、③はLowの時はDCカップリング信号を出力します。

電源ケーブル: ケーブルの赤いラインが電源の-12Vにくるように接続してしてください。

間違えて接続するとモジュールが故障することがあります。電源を入れる前に、ケーブルの向きを確認してください。

Monos 0 is a module that combines a noise oscillator and divider using a Linear Feedback Shift Register (LFSR).

In High range, it serves as a noise source, and in Low range, it functions as a random CV generator.

Monos 0 generates random signals/noise signals through an LFSR clocked by an internal, voltage-controllable VCO and divides the created signal by 2, 4, 8, 16, and 32. These signals are then mixed using a slider.

The LFSR can also be driven by an external clock patched into the Clock In.

It also has an internal clock output, allowing it to function as a VC clock generator.

Moreover, with the noise modulation fader, the signal after passing through the slider can be fed back to modulate the speed (pitch) of the internal clock.

This is useful when producing unique clock signals, particularly in Low range. Feedback from each divided component can be turned off with a switch on the channel.

① NOISE /1~/32: Adjusts the volume of the divided noise signal 1/1, 1/2, 1/4, 1/8, 1/16, 1/32. 0 on the left, maximum on the right.

② NOISE MOD Switch: A switch to toggle whether to use each signal for noise modulation. Off on the left, on on the right.

③ NOISE PITCH Range Switch: Switches the frequency range of ④. High on the top, Low on the bottom.

④ NOISE PITCH: Adjusts the speed of the internal VCO controlling the frequency of the output noise.

⑤ NOISE MOD Slider: Controls the amount of modulation of ④ by the mix of each divided component. 0 on the left, maximum on the right.

⑥ CLOCK IN: When patched, the internal clock is disconnected from the LFSR and the external clock drives it instead.

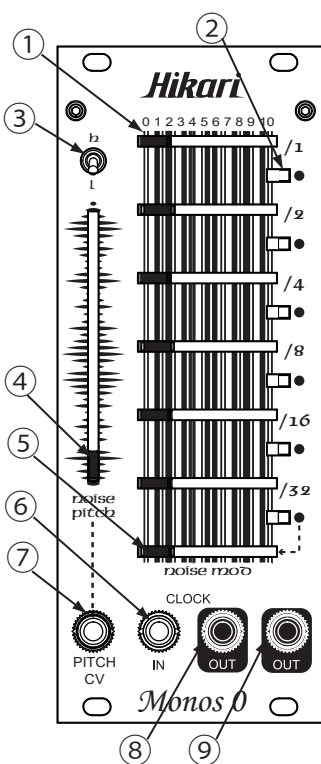
⑦ PITCH CV IN: CV input for ④.

⑧ CLOCK OUT: Outputs the internal clock.

⑨ OUT: Outputs the signal. ③→High: AC Coupling. ③→Low: DC Coupling.

Make sure that the red stripe on the cable should be orientated to match the -12V rail when you connect the module to the busboard.

Wrong connection can break the module.



10 HP

30mA: +12V

25mA: -12V

27mm Depth