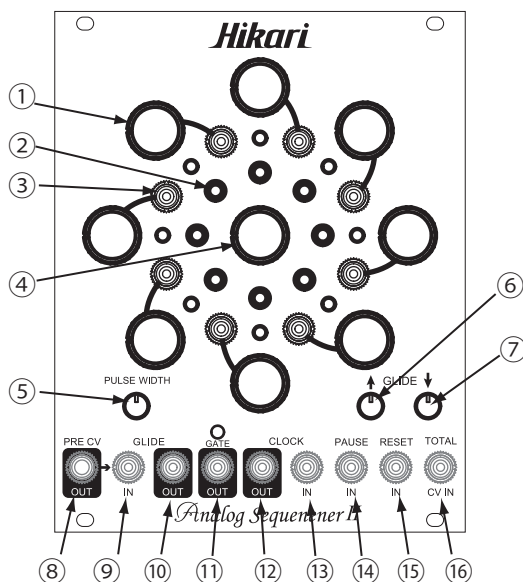


# Analog Sequencer II MANUAL



20 HP  
40mA: +12V  
20mA: -12V  
27mm Depth

① CVツマミ:ノブの目盛りの位置によって任意の電圧を設定します。  
CVの範囲は0-5Vです。

② スイッチ:上げる→GATE ON  
下げる→リセット(ステップが1に戻る)

③ CV IN:各ステップのLEDが点灯しているタイミングで入力した電圧が出力されます。  
このジャックにパッチした場合、①のCVツマミはCV INのアッテネーターとして動作します。

④ CLOCK ツマミ:ノブの目盛りの位置によってCLOCKのテンポを設定します。

⑤ PULSE WIDTH:⑪で出力されるGateの長さを調整します。

\*③を使って外部のクロックで動作せれる場所は、この機能は無効になります。

外部クロックの時のゲートの長さは外部クロックの長さと同じです。

\*このツマミを下げる(GATEを短くする)とGATEが出なくなる場合があります。

その場合はGATEが出るまで、このツマミを上げてください。

\*CLOCKが速い状態で、このツマミを上げる(GATEを長くする)とCLOCKが止まる場合があります。

その場合はクロックが動くまで、このツマミを下げてください。

⑥ GLIDE UPツマミ:CVの上昇に対する変化の度合いを緩める働きをします。

⑦ GLIDE DOWN ツマミ:CVの下降に対する変化の度合いを緩める働きをします。

⑧ PRE CV OUT:Glide通過前のCV出力です。

⑨ GLIDE IN:GLIDEをかける信号の入力ジャックです。パッチしていない場合は⑧のCV OUTが内部結線されます。

⑩ GLIDE OUT:⑥、⑦で調整した信号が出力されます。

⑪ GATE OUT:各ポジションのスイッチでGATE ONにした箇所のGATE(10V)を出力します。

⑫ CLOCK OUT:CLOCK ツマミで設定したCLOCK(7.5V)を出力します。

⑬ CLOCK IN:外部のテンポ(5V以上)を入力します。

⑭ PAUSE:GATE(4.5V以上)が入力されるとステップが止まります。

⑫ CLOCK OUT:CLOCK ツマミで設定したCLOCK(7.5V)を出力します。

⑬ CLOCK IN:外部のテンポ(5V以上)を入力します。

⑭ PAUSE:GATE(4.5V以上)が入力されるとステップが止まります。

⑮ RESET:GATE(4.5V以上)が入力されるとステップが1に戻ります。

\*ゲート4.5Vより大きい間、ステップ1に居続けます

⑯ Total CV IN:すべてのステップの3に接続されます。3にパッチした場合は3が優先されます。

① CV Knob: Sets the value on each step between 0-5V.

② Gate Switch: Sets the behavior of the Gate output on each step. Set this to up for ON, middle for OFF, and down for Reset.

③ CV Input: When this jack is patched, the CV value set by the corresponding CV knob is overridden by the voltage from the input, and the knob becomes an attenuator for the voltage.

④ Clock Knob: Controls the tempo of the internal clock.

⑤ Pulse width Knob: Sets the pulse width of the gate output.

\*When driven by external clock, this does not work and the pulse width becomes equal to the one of the external clock.

\*Turning down this knob might not output the Gate. Turn up this knob in that case until it works.

\*When the speed of the internal clock is high, turning up this knob might stop the internal clock.

Turn this down knob in that case until it works.

⑥ Glide Up: Controls the amount of the glide of the voltage from the Glide out when the voltage increases.

⑦ Glide Down: Controls the amount of the glide of the voltage from the Glide out when the voltage decreases.

⑧ Pre CV Out: CV output before glide.

⑨ Glide Input: Input for glide function. The output from Pre CV is normalled to the input when not patched.

⑩ Glide Out: CV output after glide which reflects the settings of Glide Up/Down knobs.

⑪ Gate Output: Gate output (10V) which reflects the settings fo Gate switches.

⑫ Clock Out: Output for internal clock.

⑬ Clock In: Input for external clock.

⑭ Pause: Sequence keeps staying at the current step while the gate at this jack exceeds 4.5V.

⑮ Reset: Sequence goes back to step 1 on the rising edge of the gate signal at this jack, and stays at step 1 while the gate exceeds 4.5V.

⑯ Total CV In: This input is normalled to all the CV inputs 3. Patching in individual CV input 3 overrides this connection.